
Testi del Syllabus

Docente	DE MUNARI ILARIA	Matricola: 004850
Anno offerta:	2013/2014	
Insegnamento:	1004650 - ARCHITETTURA DEI SISTEMI DIGITALI	
Corso di studio:	5013 - INGEGNERIA ELETTRONICA	
Anno regolamento:	2013	
CFU:	9	
Settore:	ING-INF/01	
Tipo attività:	B - Caratterizzante	
Partizione studenti:	-	
Anno corso:	1	
Periodo:	II° semestre	
Sede:	SEDE DIDATTICA DI PARMA	

Testi in italiano

Tipo testo	Testo
Lingua insegnamento	Italiano
Contenuti	<ul style="list-style-type: none">• Architettura della unità logico-aritmetica<ul style="list-style-type: none">- Sottosistemi di elaborazione: reti aritmetiche.- Sommatore interi; problemi legati alla propagazione del segnale di riporto, ottimizzazione dell'architettura di un sommatore- Moltiplicatori seriali e paralleli; circuiti basati sulla transcodifica di Booth; divisori.- Aritmetica in virgola mobile (standard IEEE-754) e organizzazione dei relativi sottosistemi di elaborazione.• Il test dei sistemi elettronici<ul style="list-style-type: none">- Introduzione al concetto di testing- Affidabilità e test• Affidabilità concetti di base<ul style="list-style-type: none">- definizioni e grandezze matematiche- metodi per la previsione e la verifica dell'affidabilità- l'affidabilità dei sistemi elettronici- l'affidabilità dei componenti elettronici- il miglioramento della affidabilità- le prove di affidabilità- le prove accelerate di affidabilità- cenni sulla fisica dei meccanismi di guasto e sull'analisi di guasto dei componenti elettronici• Controllo statistico della qualità:<ul style="list-style-type: none">- teoria e metodi del controllo statistico di un processo produttivo- controllo campionario- le carte di controllo
Testi di riferimento	Jan M. Rabaey, 'Circuiti Integrati Digitali - l'ottica del progettista' Prentice Hall P. D. T. O'Connor, Practical Reliability Engineering, John Wiley & Sons P.A. Tobias, D. Trindade, Applied Reliability, Van Nostrand Reinholds D.C. Montgomery, Controllo statistico della qualità', McGraw-Hill
Obiettivi formativi	Obiettivo del corso è quello di fornire agli studenti le conoscenze di base delle architetture dei sistemi integrati di elaborazione e fornire gli strumenti per l'analisi e la progettazione di circuiti e sistemi elettronici ad elevata affidabilità.
Metodi didattici	Lezioni frontali
Modalità di verifica dell'apprendimento	E' prevista la sola prova orale, non sono previste prove in itinere.



Testi in inglese

Tipo testo

Testo

Lingua insegnamento

Italian

Contenuti

- Architectures of arithmetic building blocks
 - Datapaths in Digital Processor Architectures
 - the Adder, problems related to the propagation delay of ripplecarry adder
 - the Multiplier, serial and parallel circuits based on the Booth's recoding; dividers.
 - Floating-Point Arithmetic (IEEE-754) and the shifter peripheral circuitry
- The testing of electronic systems
 - Introduction to the concept of testing
 - Reliability and Testing
- Reliability:
 - basic descriptive statistics and reliability concepts
 - methods to predict and assure reliability
 - the reliability of electronic systems
 - the reliability of electronic devices
 - techniques to improve reliability
 - the reliability tests
 - accelerated testing theory
 - examples of failure modes, failure mechanisms and failure analysis of electronic components
- Statistical Quality Control:
 - process control techniques
 - Control charts

Testi di riferimento

Jan M. Rabaey, 'Circuiti Integrati Digitali - l'ottica del progettista' Prentice Hall
P. D. T. O'Connor, Practical Reliability Engineering, John Wiley & Sons
P.A. Tobias, D. Trindade, Applied Reliability, Van Nostrand Reinholds
D.C. Montgomery, Controllo statistico della qualita', McGraw-Hill

Obiettivi formativi

The course aims to provide the basic knowledge on the architecture of arithmetic building blocks and to provide the tools for analysis and design of high reliability electronic circuits.

Metodi didattici

traditional classroom lessons

Modalità di verifica dell'apprendimento

Oral discussion.